(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-95661

(43)公開日 平成6年(1994)4月8日

(51)Int.Cl.5

識別記号

庁内整理番号

FΙ

技術表示箇所

G 1 0 F 1/02

Z 6821-5H

G 0 4 G 7/00 9109-2F

審査請求 未請求 請求項の数6(全10頁)

(21)出願番号

特願平4-243771

(22)出願日

平成 4年(1992) 9月11日

(71)出願人 000001410

株式会社河合楽器製作所

静岡県浜松市寺島町200番地

(72)発明者 松永 博

静岡県浜松市寺島町200番地 株式会社河

合楽器製作所内

(72)発明者 近藤 哲哉

静岡県浜松市寺島町200番地 株式会社河

合楽器製作所内

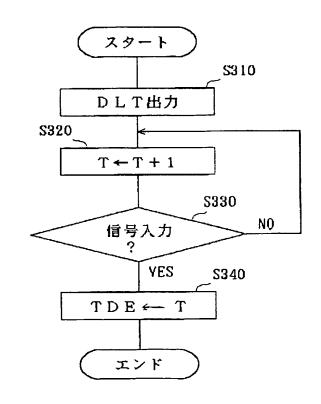
(74)代理人 弁理士 足立 勉

(54)【発明の名称】 アンサンブル演奏システム

(57)【要約】

【目的】 自動演奏ピアノと電子楽器とを使用して、固体差や経年変化によらず、常に高品位のアンサンブル演奏を実行する。

【構成】 自動演奏ピアノの最低音程の鍵盤のハンマー近傍に、打弦タイミングにおいてスイッチングするフォトインタラプタを設置してある。まず最低音程の鍵盤を最小強さで駆動する遅れ時間計測データDLTを出力し(S310)、タイムカウンタTをインクリメントしつつ(S320)、フォトインタラプタから検出信号が入力されるのを待つ(S330)。フォトインタラプタから検出信号が入力されたら、そのときのタイムカウンタTの値を電子音源用遅延データTDEとして設定する(S340)。アンサンブル演奏では、この時間TDEだけ遅れて電子音源用のオンイベントデータを出力し、自動演奏ピアノの打弦タイミングと電子音源の楽音発生タイミングとを合わせる。



【特許請求の範囲】

【請求項1】 楽音発生機構を機械的に動作させることにより楽音を発生させる機械的音源と、

1

電子的に楽音を発生させる電子音源と、

前記機械的音源及び電子音源に演奏データを与え、同期 的に演奏を実行させるアンサブル制御手段と、

前記機械的音源及び電子音源に同時に演奏データを与えたときに両者において現実に楽音が発生するまでの時間の間隔に応じて、前記アンサンブル制御手段が前記機械的音源及び電子音源へ演奏データを付与するタイミング 10 を補正するデータ付与タイミング補正手段とを備えるアンサンブル演奏システムにおいて、

前記機械的音源にて楽音発生機構が機械的に動作して現 実に楽音を発生させるタイミングを検出する発音タイミ ング検出手段と、

前記機械的音源に対して所定の演奏データを付与すると共に、当該付与のタイミングと、前記発音タイミング検 出手段により検出された発音のタイミングとの関係から、前記データ付与タイミング補正手段が前記アンサンブル制御手段における演奏データ付与のタイミングを補20正するための情報を予め決定しておくタイミング補正情報決定手段とを備えることを特徴とするアンサンブル演奏システム。

【請求項2】 前記機械的音源は、自動演奏ピアノの 鍵,ハンマー,弦及び鍵駆動用ソレノイドからなり、 前記発音タイミング検出手段は、前記ハンマー近傍に設 けられ、ハンマーの動きを検出して、ハンマーの打弦タ イミングと略同時刻にスイッチングする光センサーシス テムからなることを特徴とする請求項1記載のアンサン ブル演奏システム。

【請求項3】 前記機械的音源は、自動演奏ピアノの 鍵、ハンマー、弦及び鍵駆動用ソレノイドからなり、 前記発音タイミング検出手段はマイクロフォンからなる ことを特徴とする請求項1記載のアンサンブル演奏シス テム。

【請求項4】 前記タイミング補正情報決定手段は、所定音程の楽音を所定強さで発音させるための演奏データを前記機械的音源に与え、そのときの発音のタイミングと演奏データ付与のタイミングとを比較して前記補正のための情報を決定することを特徴とする請求項1~請求 40項3のいずれか記載のアンサンブル演奏システム。

【請求項5】 前記タイミング補正情報決定手段は、自動演奏ピアノの最低の音程の鍵に最小の強さの演奏データを与え、そのときの発音のタイミングと演奏データ付与のタイミングとを比較して前記補正のための情報を決定することを特徴とする請求項2又は請求項3のいずれか記載のアンサンブル演奏システム。

【請求項6】 前記アンサンブル制御手段は、機械的音源に対して演奏データを与える際、演奏データにおける楽音の強弱に応じて楽音発生機構の駆動を開始するタイ 50

ミングを補正することを特徴とする請求項4又は請求項5記載のアンサンブル演奏システム。

2

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、自動演奏ピアノの様な 機械的音源と、シンセサイザーの様な電子音源とを用い てアンサンブル演奏をするシステムに関する。

[0002]

【従来の技術】従来、自動演奏ピアノと電子音源とに一つのコントローラから演奏データを与えてアンサンブル演奏を自動的に実行するシステムが知られている。ところで、自動演奏ピアノは、コントローラからオンイベント情報が与えられると、対応する鍵のソレノイドを駆動し、鍵を動作させ、その結果アクション機構を動作させて弦を打撃して楽音を発生させるものである。このため、自動演奏ピアノにオンイベント情報が与えられてから楽音が発生するまでには、時間的な遅れがある。一方、電子音源は、オンイベント情報が与えられれば、内蔵しているデジタルコントロールドオシレータ(DCO)等の発音回路が直ちに楽音信号を発生するので、オンイベント情報が与えられるタイミングに遅れることなく楽音を発生することができる。

【0003】このため、自動演奏ピアノと電子音源とに、同時にオンイベント情報を付与すると楽音発生タイミングがずれてしまうため、良好なアンサンブル演奏ができなくなる。これを解消するため、アンサンブル演奏を行う際の発音タイミングの制御として、電子音源には演奏情報を500msecだけ遅れて与える技術が提案されている(特開昭62-229196号公報)。

30 [0004]

【発明が解決しようとする課題】しかしながら、上記従来技術にあっては、予め所定の遅延時間を設定しておく構成であるため、ピアノ毎の発音遅れ時間の微妙な相違が反映できず、経年変化にも対応できなかった。このため、ピアノ毎のバラツキに対応した発音タイミングの正確な調整ができず、アンサンブル演奏の品位としては不十分であった。

[0005] そこで、この発明は、自動演奏ピアノの様な機械的音源と電子音源とを使用してアンサンブル演奏を行うにあたり、使用する機械的音源個々の種類や経年変化によるバラツキにかかわらず、常に高品位のアンサンブル演奏を実行することのできるシステムを提供することを目的とする。

[0006]

【課題を解決するための手段及び作用】かかる目的を達成するためになされた本発明のアンサンブル演奏システムは、請求項1に記載した様に、楽音発生機構を機械的に動作させることにより楽音を発生させる機械的音源と、電子的に楽音を発生させる電子音源と、前記機械的音源及び電子音源に演奏データを与え、同期的に演奏を

実行させるアンサブル制御手段と、前記機械的音源及び 電子音源に同時に演奏データを与えたときに両者におい て現実に楽音が発生するまでの時間の間隔に応じて、前 記アンサンブル制御手段が前記機械的音源及び電子音源 へ演奏データを付与するタイミングを補正するデータ付 与タイミング補正手段とを備えるアンサンブル演奏シス テムにおいて、前記機械的音源にて楽音発生機構が機械 的に動作して現実に楽音を発生させるタイミングを検出 する発音タイミング検出手段と、前記機械的音源に対し て所定の演奏データを付与すると共に、当該付与のタイ 10 ミングと、前記発音タイミング検出手段により検出され た発音のタイミングとの関係から、前記データ付与タイ ミング補正手段が前記アンサンブル制御手段における演 奏データ付与のタイミングを補正するための情報を予め 決定しておくタイミング補正情報決定手段とを備えるこ とを特徴とする。

3

【0007】この請求項1記載のアンサンブル演奏シス テムによれば、タイミング補正情報決定手段が、機械的 音源に対して所定の演奏データを付与すると共に、当該 付与のタイミングと、発音タイミング検出手段により検 20 出された発音のタイミングとの関係から、アンサンブル 制御手段における演奏データ付与のタイミングをデータ 付与タイミング補正手段にて補正するための情報を予め 決定しておく。従って、データ付与タイミング補正手段 は、機械的音源個々に固有の楽音発生遅れの状況を反映 して、アンサンブル制御手段が機械的音源及び電子音源 へ演奏データを付与するタイミングを補正することがで きる。

【0008】ここで、自動演奏ピアノを例にとると、請 求項2に記載した様に、前記機械的音源は、自動演奏ピ 30 アノの鍵, ハンマー, 弦及び鍵駆動用ソレノイドからな り、前記発音タイミング検出手段は、前記ハンマー近傍 に設けられ、ハンマーの動きを検出して、ハンマーの打 弦タイミングと略同時刻にスイッチングする光センサー システムからなることとして構成することができる。こ の構成によれば、演奏データを付与してから光センサー システムからのスイッチング信号が得られるまでの時間 を計測することで、タイミング補正のための情報を決定 することができる。

【0009】また、請求項3に記載した様に、前記機械 40 的音源は、自動演奏ピアノの鍵、ハンマー、弦及び鍵駆 動用ソレノイドからなり、前記発音タイミング検出手段 はマイクロフォンからなることとして構成することもで きる。この構成によれば、演奏データを付与してからマ イクロフォンが楽音を検知するまでの時間を計測するこ とで、タイミング補正のための情報を決定することがで きる。請求項2記載の構成と比べると、発音タイミング 検出手段の設置位置の精度を要求されず、かつ正確な情 報を得ることができる点で一層優れている。

【0010】そして、さらに、請求項4に記載した様

に、前記タイミング補正情報決定手段は、所定音程の楽 音を所定強さで発音させるための演奏データを前記機械 的音源に与え、そのときの発音のタイミングと演奏デー 夕付与のタイミングとを比較して前記補正のための情報 を決定することとするとよい。

【0011】特に、自動演奏ピアノにおいては、請求項 5に記載した様に、前記タイミング補正情報決定手段 は、自動演奏ピアノの最低の音程の鍵に最小の強さの演 奏データを与え、そのときの発音のタイミングと演奏デ ータ付与のタイミングとを比較して前記補正のための情 報を決定することとするとよい。ピアノでは、最低音程 の鍵のアクション機構の重量が最も大きい。従って、こ の最低音程の鍵について、最小強さの演奏データを付与 したとき、演奏データ付与から発音までの遅れが最も大 きくなる。この発音遅れ時間は早めることのできない時 間であるから、この最も遅れの大きい状況に他を合わせ るのが妥当である。従って、この請求項5記載の構成に よれば、自動演奏ピアノと電子音源での楽音発生タイミ ングのずれの違和感を最も妥当に抑制し得る。

【0012】さらに、この請求項4又は請求項5記載の アンサンブル演奏システムは、請求項6に記載した様 に、前記アンサンブル制御手段が、機械的音源に対して 演奏データを与える際、演奏データにおける楽音の強弱 に応じて楽音発生機構の駆動を開始するタイミングを補 正することとするとよい。この構成によれば、機械的音 源の方は、楽音の強弱に応じてタイミング補正され、電 子音源の方は、タイミング補正情報決定手段が決定した 補正情報に基づいてタイミング補正される。従って、タ イミング補正情報決定手段において求められた基準とな る音程の基準となる強さについての情報が一つありさえ すれば、機械的音源及び電子音源の全ての音程の全ての 強さの楽音について正確にタイミング補正をすることが できる。

[0013]

【実施例】以下、図面に基づき本発明の実施例を説明す る。実施例としてのアンサンブル演奏システムは、図1 に示す様に、グランドピアノ型の自動演奏ピアノ1と、 電子音源としての電子楽器3と、コントローラ5とから 構成される。このコントローラ5は、自動演奏ピアノ1 だけでなく、電子楽器3にも接続され、MIDI演奏情 報を自動演奏ピアノ1と電子楽器3の双方に与えてアン サンプル演奏を実行させるよう構成されている。

【0014】自動演奏ピアノ1は、図2に示す様に、鍵 盤11と、鍵盤11に対応して配列された複数のソレノ イド13とを有しており、コントローラ5より供給され るMIDI演奏情報に従ってソレノイド13を駆動する ことで鍵盤11を動かし、この鍵盤11の動きに基づき アクション機構15を駆動し、そこに連なるハンマー1 7により弦19を打撃して機械的楽音を発生させる様に 構成されている。また、この自動演奏ピアノ1は、ハン

7

30

マー17の近傍に設けられたフォトインタラプタ21と、ハンマーシャンク23に固定されたシャッター25とを備えている。このフォトインタラプタ21は、ハンマー17が弦19を打撃するタイミングにおいてシャッター25によりスイッチングされる位置に設置調整され、打弦タイミングを検出する構成となっている。なお、本実施例では、フォトインタラプタ21による打弦タイミング検出機構は、最低音程の鍵盤にだけ対応して設けられている。

【0015】コントローラ5は、図3に示す様に、CP 10 U31, ROM33, RAM35を中心にした論理演算 回路30を備えている。そして、この論理演算回路30 の信号発生回路37に自動演奏ピアノ1のソレノイド駆動回路39が接続されている。このソレノイド駆動回路39には、各鍵盤11に対応して設けられたソレノイド 13がそれぞれ接続されている。

【0016】また、コントローラ5には、各種操作スイッチ41,ディスプレイ43,フロッピディスクドライバ(FDD)45及びMIDI入出力端子47が設けられており、これらは入出力インタフェース51及びバス2053を介してCPU31と接続されている。CPU31はさらに、この入出力インタフェース51及びバス53を介して、前述したフォトインタラプタ21とも接続されている。そして、電子楽器3が、このMIDI入出力端子47を介して、図1に示す如くコントローラ5と接続されている。

【0017】自動演奏ピアノ1のソレノイド駆動回路39は、信号発生回路37からオンイベントデータが与えられると、時間をおくことなく直ちに該当するソレノイドに対しての駆動電力を付与するように構成されている。また、オフイベントデータが与えられると直ちに、該当するソレノイドに対する駆動電力をゼロにするようにも構成されている。

【0018】ここで、オンイベントデータに基づいて与えられる駆動他力は、打鍵強度が強いほど大きな電力となる。従って、信号発生回路37からソレノイド駆動回路39にオンイベントデータが与えられてから、ソレノイド13が駆動され、ハンマー17が弦19を打撃するまでの時間は、打鍵強度が大きいほど短くなる。

【0019】このため、信号発生回路37は、オンイベ 40ントデータをソレノイド駆動回路39へ与えるタイミングを、打鍵強度に応じて調整する様に構成されている。この調整は、図4、図5に示す様な手順で自動演奏を実行することによりなされている。

【0020】この処理は、操作スイッチ41にて自動演奏モード(アンサンブル演奏を含む)が選択されると開始される。まず最初に、フロッピディスクFDから全部又は一部の演奏情報を読み出してRAM35の所定エリアに書き込む(S100)。そして、このRAM35に書き込まれた演奏情報の中に、処理すべきタイミングの50

情報があるか否かを判断する(S110)。

6

【0021】ここで、演奏情報は、イベント方式により作成されており、オンイベントデータDonとオフイベントデータDoffとから構成されている。このオンイベントデータDon及びオフイベントデータDoffは、図6に示す様に、鍵番号データKNo.と、打鍵強度データPonと、時系列データTMとから構成されている。そして、打鍵強度データPonが「0」となっているのがオフイベントデータDoffであり、何等かの数値が書き込まれているのはオンイベントデータDonである。また、最終バイトには、音源種別を表すデータKDが付与されている。自動演奏ピアノ用のデータには「0」が、外部音源用データには「1」が書き込まれている。

【0022】このS110の処理は、RAM35に読み込まれた各イベントデータDon, Doff の有する時系列データTMから、それぞれが処理タイミングになったか否かを判断する処理となっているのである。このS110の処理において、処理タイミングとなったデータがあると判定されたならば、それが自動演奏ピアノ用の演奏データであるか否かが判定される(S120)。自動演奏ピアノ用の演奏データであるならS130へ進み、外部音源用の演奏データであるなら、後述する外部音源用ルーチンへ進む。

【0023】S130へ進んだ場合には、処理タイミングとなった演奏データがオンイベントデータDonであるか否かを判断する。そして、オンイベントデータDonであるならば、その鍵番号KNo.及び打鍵強度データPonに基づいて、図7に示す様なマップデータから、発音遅延時間TDPonを算出する(S140)。

【0024】発音遅延時間TDPonは、打鍵強度データPonが大きいほど長い時間となる傾向のデータであり、0msec~100msec程度の範囲内にある。本実施例では、最低音程の鍵盤KNo. = 1に対する最小強さの打鍵強度データPminのときの遅延時間をTDPmin=0msecとしてある。そして、マップデータは、この最低音程の鍵盤を最小強さで発音させるイベント信号と同時に、各鍵盤を所定の打鍵強度で駆動すべきイベント信号を出力したとき、両者に生じる発音時間の差を求め、これを遅延時間としたものである。

 $\{0\ 0\ 2\ 5\}$ 一方、オフイベントデータDoff であるならば所定の止音遅延時間TDPoffを設定する(S $1\ 5$ 0)。この止音遅延時間TDPoff については $3\ 5\ m\ s$ e c に固定してある。この $3\ 5\ m\ s$ e c という値は、鍵盤 $1\ 1\ D$ びアクション機構 $1\ 5$ 等の機械的特性による戻り速度の代表値である。

【0026】そして、S140を経たかS150を経たかに応じて、イベントデータ中の鍵番号データKNo.及び打鍵強度データPと、算出又は設定された遅延時間TDPとから構成される信号発生用データDon', Doff を生成し、これらを信号発生回路37の一部である

再生用アサイナの空きチャンネルに一時割り付ける(S 160)。この再生用のアサイナは64チャンネルで構 成され、信号発生用データDon', Doff は、図8に 示す様な形態で割り付けられる。即ち、第1バイトの遅 延時間データTDPと、第2バイトの鍵番号データKN o. と、第3バイトの打鍵強度データPonとを一組とし た、付加後データDon', Doff が割り付けられる。 【0027】次に、一定の微小時間△TD(実施例では 5msec) が経過したか否かを判断する(S17 0)。「NO」と判断されたならば処理を終了する。な 10 お、S100で「NO」と判断された場合は、S110 ~ S 1 6 0 の処理をパスして直接この S 1 7 0 に移行す る様に構成されている。

【0028】S170の処理において「YES」と判断 されたならば、再生用アサイナ内の最初に処理すべきチ ャンネルについて、そこに一時割り付けられた情報の遅 延時間データTDPから微小時間△TDを減算し(S1 80)、減算後の遅延時間データTDが0msecとな ったものがあるか否かを判断する(S190)。

【0029】S190の処理において「YES」と判断 20 されたらその遅延時間データTDPが0msecとなっ た信号発生用データDon'又はDoff'に基づいて、直 ちにソレノイド駆動回路39へと当該イベントを発生さ せるための制御信号を出力する(S200)。そして、 再生用アサイナの全チャンネルについてS180~S2 00の処理を終了したか否かを判断し(S210)、残 ったチャンネルがあればそのチャンネルに一次割り付け られた信号発生用データDon', Doff'の遅延時間デ ー夕TDPから微小時間△TDを減算し(S180)、 S190以下の処理を繰り返し実行する。なお、S19 0で「NO」と判断された場合は、S200をパスして S210へ進む。

【0030】こうして、本実施例の自動演奏ピアノ用の 再生処理によれば、原則として、時系列データTMに対 して、所定の遅延時間TDPだけ遅れてイベントデータ が出力される。そして、この遅延時間TDPは、打鍵強 度Ponを考慮して定められており、ソレノイド駆動電力 の大小による発音タイミングのずれをなくする役目を果 たしている。従って、時系列データと発音タイミングと の関係でいうと、演奏は、最低音程の鍵盤を最小強さで 40 駆動するときにイベント信号出力から発音までに要する 時間だけ全体にシフトした状態となる。全体に一定時間 シフトしているだけであるので、演奏の流れは変わら ず、髙品位の自動演奏を楽しむことができる。

【0031】次に、本実施例のシステムによるアンサン ブル演奏のための特有の制御処理について説明する。ア ンサンプル演奏のための特有の処理としては、信号発生 回路37からソレノイド駆動回路39へとオンイベント データDon'が出力されてから現実に楽音が発生するま での遅延時間を計測し、これを電子音源用の遅延データ 50

TDEとして設定するための処理を備えている。

【0032】この電子音源用遅延データ設定処理は操作 スイッチ41にて当該処理モードが選択されると開始さ れる。この処理では、図9に示す様に、まず、最低音程 の鍵盤 (KNo. = 1) に、最小の強さ Pmin のオンイ ベントを与えるための遅れ時間計測データDLTを出力 する(S310)。続いて、タイムカウンタTをインク リメントしつつ(S320)、フォトインタラプタ21 から検出信号が入力されるのを待つ(S330)。そし て、フォトインタラプタ21から検出信号が入力された ら、そのときのタイムカウンタTの値を電子音源用遅延 データTDEとして設定する(S340)。

【0033】こうして、図9の処理を実行することによ り、最低音程の鍵盤を最小強さで駆動する際に、信号発 生回路37から制御信号が出力されてからハンマー17 が弦19を実際に打撃する位置まで移動するのに必要な 時間が計測され、これが電子音源用遅延データTDEと して設定される。なお、自動演奏ピアノ1では、オンイ ベントに対してはソレノイドの立ち上がり時間の関係か ら遅延を考慮し、オフイベントデータに対しては単純に 機構的な遅れのみを考慮すべきことから、オンイベント に対する遅延時間データTDPonと、オフイベントに対 する遅延時間データTDPoff とは別々のものとして与 えられたが、電子楽器3では、一対のオンイベントデー タとオフイベントデータの関係はゲートタイムが狂わな い様に制御されるので、遅延時間データTDEはオンイ ベント、オフイベント共通に適用される。

【0034】次に、外部音源用ルーチンについて説明す る。外部音源用ルーチンは、図10に示す様な手順で実 行される。まず、電子音源用遅延データ設定処理にて設 定された遅延データTDEを読み出す(S420)。そ して、遅延データTDEと、イベントデータDon, Dof 「中の鍵番号データKNo. 及び打鍵強度データPonと から構成されるMIDI出力データDMIDIを生成し、こ れをRAM35内のMIDI出力調整レジスタの空きチ ャンネルに一時割り付ける(S440)。一時割り付け の状態は図11に示す様になる。

【0035】そして、一定の微小時間△TDが経過する 毎に(S450)、MIDI出力調整レジスタ内の最初 に処理すべきチャンネルについて、そこに一時割り付け られたMIDI出力データDMIDIの遅延時間データTD Eから微小時間△TDを減算し(S460)、減算後の 遅延時間データTDEが0msecとなったMIDI出 カデータDMIDIをMIDI入出力端子47から出力する (S470, S480)。この処理をMIDI出力調整 レジスタの全チャンネルについて実施したら本ルーチン を抜ける(S490)。

【0036】以上の様に構成された結果、電子楽器3に 対しては、それ用のオンイベントデータが遅延時間デー タTDEだけ遅れて出力される。この結果、アンサンプ

ル演奏における電子的な楽音は、演奏データに付与された時系列データTMとの関係では、常に、遅延時間データTDE分だけ遅れて発生する。この遅延時間TDEは、自動演奏ピアノ1の最低音程の鍵盤を最小強さPminで駆動するとき、信号発生回路 37 が制御信号が出力してから打弦が行われるまでの時間である。従って、電子楽器 3 により演奏される楽音は、自動演奏ピアノ1の最低音程の鍵盤を最小強さで駆動するときに駆動電力が立ち上がり始めてから打弦が行われるまでの時間 t=T DEだけ遅れて発生することになる。

9

【0037】一方、自動演奏ピアノ1のソレノイド13に対しては、時系列データTMに対して打鍵強度に対応したピアノ用遅延時間データTDPだけ遅れて信号が出力される。ハンマー17は、この後さらに電力が十分に立ち上がってソレノイド13が現実に動いて初めて弦19を打撃する。ここで、電力の立ち上がりから打弦までの時間をTDSとし、時系列データTM上のイベントのタイミングから、実際に楽音を発生させるまでの時間をTDMとすると、

[0038]

【数1】TDM=TDP+TDS=TDE

という関係がある。即ち、自動演奏ピアノ1により演奏される楽音も、演奏データに付与された時系列データTMとの関係では、常に時間TDEだけ遅れて発生する。 【0039】従って、本実施例のシステムにおいては、自動演奏ピアノ1も電子楽器3も演奏データに付与され

た時系列データTMとの関係では常に時間TDEだけ遅れて楽音を発生し、両者の発音機構上の相違にもかかわらず、良好なアンサンプル演奏を実施することができる。しかも、時間TDEは、自動演奏ピアノ1の固有の 30 特徴に基づいて計測された時間であるから、固体差や経年変化などに対応した時間となっている。この結果、固体差や経年変化によらず、常に高品位のアンサンプル演奏を実行することができる。

【0040】以上本発明の一実施例を説明したが、本発明はこれに限定されず、本発明の要旨を逸脱しない範囲内の種々なる態様を採用することができる。例えば、図12に示す様に、フォトインタラプタ21に代えてマイクロフォン121を所定位置へ配置し、これによって音を捉えることで電子音源用の遅延時間TDEを計測する40構成としてもよい。この構成によれば、現実に発生する音を捉えることから、フォトインタラプタの様な設置位置の精度を要求されず、かつ正確な情報を得ることができる点で一層優れている。

【0041】また、自動演奏ピアノに限らず、他の形式の機械的音源と、電子音源とのアンサンブル演奏システムに本発明の構成を適用することができることはもちろ

んである。

[0042]

【発明の効果】以上の如く本発明のアンサンブル演奏システムによれば、自動演奏ピアノの様な機械的音源と電子音源とを使用してアンサンブル演奏を行うにあたり、使用する機械的音源個々の種類や経年変化によるバラツキにかかわらず、常に高品位のアンサンブル演奏を実行することができる。

10

【図面の簡単な説明】

10 【図1】 実施例のアンサンブル演奏システムの構成図 である。

[図2] 実施例のシステム中の自動演奏ピアノの鍵盤 部分の構成図である。

【図3】 実施例のシステム中のコントローラの構成図である。

【図4】 実施例における自動演奏処理のフローチャートである。

【図5】 実施例における自動演奏処理のフローチャートである。

20 【図6】 実施例における演奏データの構造を示す説明 図である。

【図7】 実施例におけるピアノ用発音遅延時間参照用のマップを例示する模式図である。

【図8】 実施例における自動演奏ピアノ用の演奏データの一時記憶の状態を示す説明図である。

【図9】 実施例における電子音源用遅延データ設定処理のフローチャートである。

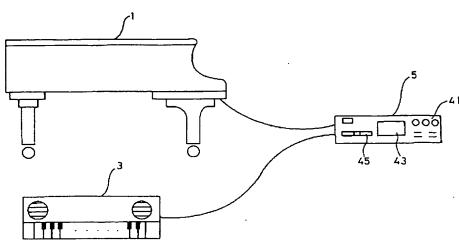
【図10】 実施例における自動演奏処理中の外部音源 用ルーチンのフローチャートである。

【図11】 実施例における電子音源用の演奏データの一時記憶の状態を示す説明図である。再生処理の際の一時記憶の内容を示す説明図である。

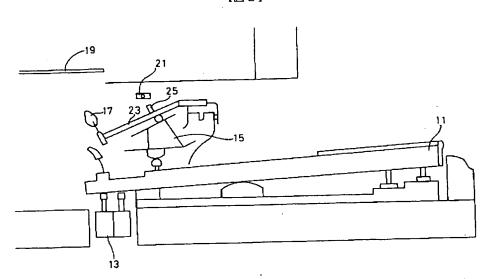
【図12】 変形例のシステム構成図である。 【符号の説明】

1・・・自動演奏ピアノ、3・・・電子楽器、5・・・コントローラ、11・・・鍵盤、13・・・ソレノイド、15・・・アクション機構、17・・・ハンマー、19・・・弦、21・・・フォトインタラプタ、23・・・ハンマーシャンク、25・・・シャッター、30・・・論理演算回路、31・・・CPU、33・・・ROM、35・・・RAM、37・・・信号発生回路、39・・・ソレノイド駆動回路、41・・・操作スイッチ、43・・・ディスプレイ、45・・・フロッピディスクドライバ(FDD)、47・・・MIDI入出力端子、51・・・入出力インタフェース、53・・・バス、121・・・マイクロフォン。





[図2]



[図6]

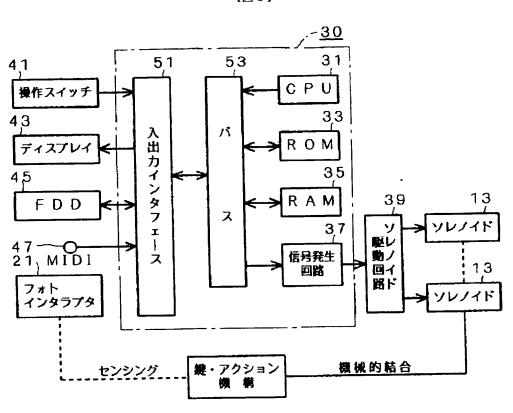
Doll

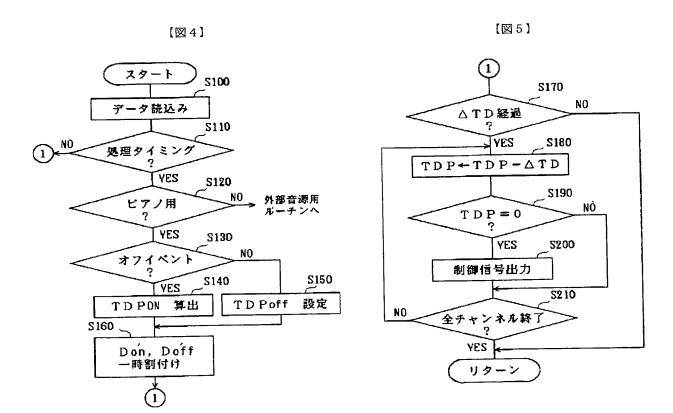
М	KNa.	Pon	KD	1		
М1	20h	75h	00h]]		,
M2	22h	2Fh	00h	271		
мз	34h	00h	00h		Don'	≺
М4	20h	75h	01h	9-88		- (
М5	22h	2Fh	01h]	Doff	- →
	1		i	1		

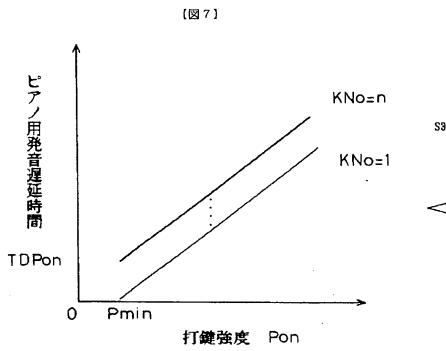
[図8]

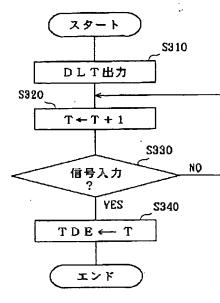
	TDP	KNO.	Pon	空き
	OEh (70asec)	20h	75h	
	O 5 h (25msec)	22h	2Fh	
,	O3 h (15msec)	34h	OFh	

【図3】

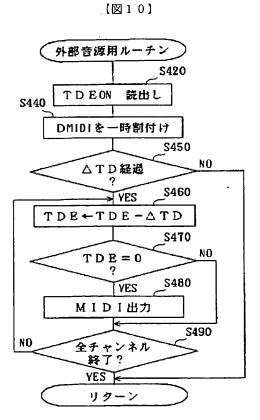








[図9]





DHIDI

	K			
TDE	KNo.	Pon	空き	
OEh(70msec)	20h	75 h		
O 5 h (25msec)	22h	2Fh		
O3h(15msec)	34h	OFh		



[図12]

